# 論文内容の要旨

### 博士論文題目

Study of thallium-zinc-tin-oxide semiconductor toward high mobility, stable thin-film transistors

高移動度・安定な薄膜トランジスタに向けた酸化タリウム・亜鉛・錫半導体の研究

### 氏 名 岸本 克史

# (論文内容の要旨)

本論文は、高移動度・安定な薄膜トランジスタに向けた非晶質 Tl-Zn-Sn-O (TlZnSnO) を用いた酸化物半導体に関する研究である。次世代の高移動度材料として有望視されている a-InZnSnO は、大面積、高速駆動 panel に必要な  $30 \text{ cm}^2/V \cdot S$  以上の高い電子移動度を有するが、In の価数変化が起因と考えられる信頼性の低下が問題となり、実用化まで至っていないのが現状である。本論文は5 つの章から構成されており、それぞれ以下の内容が記載されている。

第1章では、T1-Zn-Sn-0を研究対象とした背景、目的について記述した。

第2章では、TIと同じであるがS 殻の異なる3B 属元素(Al, Ga, In)を ZnSnO に導入することによってTiZnSnO 材料の高移動度に対する可能性を確認した。AlZnSnO, GaZnSnO, InZnSnO TFT は Si 基板上に co-sputtering 法を用いて作成された。この結果から、酸化物半導体の縮退電導においてはTFT 移動度が3B 属のS 殻の大きさに依存することが実験的に証明された。

第3章では a-TiZnSnO の電子の有効質量を第1原理 simulation で計算した。また、InZnSnOとTiZnSnOの有効質量を比較することで TiZnSnO TFT の移動度も予測した。この結果、Tl は In に比べて約3倍程度、電子有効質量を下げる効果があることが確認され、TiZnSnO TFT の移動度も InZnSnO が最高 32.0cm²/V・S であるのに対して 50cm²/V・S 以上の可能性が示された。

第 4 章では TIZnSnO の粉末を作成するための最適な焼成工程を探るため、まず、TI2O3 と各 ZnO,  $SnO_2$ ,  $In_2O_3$ の反応性を確認した。その結果、TI は Zn, Sn, In に対してそれぞれ反応性が異なることが確認された。そこで、TIZnSnO 製造のための最適焼成方法として $ZTO+TI_2O_3$ の2段階焼成が適用された。

第5章では本4章で製造した TIZnSnO を target として sputter 法により TIZnSnO 膜を作製した。様々な雰囲気で作製した TIZnSnO 膜の光学的、電気的特性を評価することで TIZnSnO の Band diagram を作製し、欠陥の発生機構について考察を行った。また、今後の研究の方向性、発展性について整理し、高移動度 TFT への可能性とその課題について議論した。

### (論文審査結果の要旨)

本論文は、高移動度・安定な薄膜トランジスタに向けた非晶質 T1-Zn-Sn-0 (T1ZnSn0) を用いた酸化物半導体に関する研究である。次世代の高移動度材料として有望視されている a-InZnSn0 は、大面積、高速駆動 panel に必要な  $30~cm^2V^{-1}~s^{-1}$ 以上の高い電子移動度を有するが、In の価数変化が起因と考えられる信頼性の低下が問題となり、実用化まで至っていないのが現状である。本研究では、T1ZnSn0 の高移動度・安定な薄膜トランジスタ適用の可能性について材料解析から出発し、薄膜の基本物性まで評価した。本論文は5つの章から構成されている。

第1章では、T1-Zn-Sn-0を研究対象とした背景、目的について産業界の動向も 意識して記述した。

第2章では、T1と同じであるがS 殻の異なる 3B 属元素(A1, Ga, In)を ZnSn0 に 導入することによって T1ZnSn0 材料の高移動度に対する可能性を確認した。A1ZnSn0, GaZnSn0, InZnSn0 TFT は Si 基板上に co-sputtering 法を用いて作成された。細野らの考察である通り、酸化物半導体の縮退電導においては TFT 移動度が 3B 属のS 殻の大きさに依存することが実験的に証明された。この結果により、3B 属で最大のS 殻を持つ T1 の高移動度 TFT に対する可能性が示された。

第3章では a-T1ZnSn0 の電子の有効質量を第1原理 simulation で計算した。また、InZnSn0 と T1ZnSn0 の有効質量を比較することで T1ZnSn0 TFT の移動度も予測したこの結果、T1 は In に比べて約3倍程度、電子有効質量を下げる効果があることが確認された。また、T1ZnSn0 TFT の移動度も InZnSn0 が最高 32.0  $cm^2V^{-1}$   $s^{-1}$ であるのに対して 50  $cm^2V^{-1}$   $s^{-1}$ 以上の可能性が示された。

第4章ではT1ZnSn0の粉末を作成するための最適な焼成工程を探るため、まず、 $T1_20_3$ と各Zn0,  $Sn0_2$ ,  $In_20_3$ の反応性を確認した。その結果、T1 はZn, Sn, In に対してそれぞれ反応性が異なることが確認された。そこで、T1ZnSn0 製造のための最適焼成方法としてZT0+  $T1_20_3$ の2 段階焼成が適用された。

第5章では本4章で製造した T1ZnSn0を target として sputter 法により T1ZnSn0 膜を作製した。様々な雰囲気で作製した T1ZnSn0 膜の光学的、電気的特性を評価することで T1ZnSn0 の Band diagram を作製し、高移動度 TFT への可能性とその課題について議論した。

以上のように本論文は、高移動度・安定な薄膜トランジスタに向けて、非晶質 T1-Zn-Sn-0 が大きな可能性を持っていることを実証しており、学術的に意義深い。よって審査員一同は本論文が博士(工学)の学位論文として価値あるものと認めた。